PATENT ABSTRACTS OF JAPAN

(11) Publication number: 03269609 A

(43) Date of publication of application: 02 . 12 . 91

(51) Int. CI

G06F 1/24

G06F 11/14

G06F 11/30

(21) Application number: 02068137

(71) Applicant: TOSH

TOSHIBA CORP

(22) Date of filing: 20 . 03 . 90

(72) Inventor:

MIZUMOTO YONEYOSHI

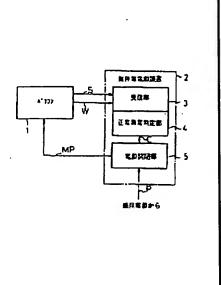
(54) INITIALIZING DEVICE

(57) Abstract:

PURPOSE: To easily set a personal computer, etc., into a system by interruption temporarily the power supply of an equipment to be initialized when no signal is received any more, and initializing said equipment after energizing it.

CONSTITUTION: When the normal processing is carried out any more, no watchdog timer signal W is produced. Thus the output of the signal W is stopped. Under such conditions, a normalcy/abnormality deciding part 4 detects the stop of the output of the signal W and produces a temporary OFF signal C. Thus the power supply MP outputted from a power supply open/close part 5 is temporarily interrupted. As a result, the reset circuit of a personal computer 1 works and each circuit part of the computer 1 is initialized. Thus the runaway of the computer 1 if occurs is detected and the MP is temporarily interrupted and initialized. Then a normal personal computer, etc., can be automatically initialized and then easily set into a system.

COPYRIGHT: (C)1991,JPO&Japio



THIS PACE BLANK USPIO

® 日本国特許庁(JP)

⑩特許出願公開

⑫ 公 開 特 許 公 報 (A) 平3-269609

@Int. Cl. 5

庁内整理番号 識別記号

@公開 平成3年(1991)12月2日

1/24 G 06 F

11/14 11/30

3 1 0 Q 305

9072-5B 7165-5B

7832-5B G 06 F 1/00

350 B

審査請求 未請求 請求項の数 1 (全3頁)

イニシヤライズ装置 60発明の名称

> 顧 平2-68137 创特

顧 平2(1990)3月20日 **22**出

東京都港区芝浦1丁目1番1号 株式会社東芝本社事務所 米 喜 水本 の発明 者

神奈川県川崎市幸区堀川町72番地 株式会社東芝 の出 願 人

外1名 弁理士 三好 秀和 四代 理 人

1. 発明の名称

イニシャライズ装置

2. 特許請求の範囲

(1) イニシャライズ対象機器が正常に動作して いることを示す信号を受信する受信部と、

この受信部によって前記信号が受信されなくな ったとき前記イニシャライズ対象機器の電源を一 時的に遮断しこの後前記イニシャライズ対象機器 を通電してこのイニシャライズ対象機器をイニシ ャライズさせる電源制御部と、

を備えたことを特徴とするイニシャライズ装置。

3. 発明の詳細な説明

〔発明の目的〕

(産業上の利用分野)

本発明は、通常使用されているパーソナルコ ンピュータ(パソコン)などを初期化するイニシ ャライズ装置に関する。

(従来の技術)

通常市阪されているパソコンでは、手動操作

による電源のオン/オフを利用して回路の初期化 を行なうものが多い。

そして、パソコンが暴走したときなどに電源を 一時的に遮断し、この後再度避難してこれをイニ シャライズしている。

また、連続的な使用でシステムに組み込まれる ことを前提にしたパソコンでは、開発段階におい て初期化の手段を考慮したハードウェアにし、パ ソコンが暴走したときにこれを検知して自動的に イニシャライズがかかるようにしている。

(発明が解決しようとする課題)

ところで通常市販されているパソコンを連続 的に使用されるシステムに組み込む場合には、パ ソコンが暴走したときにこれを検知してイニシャ ライズしなければならない。

しかしこの場合、パソコン本体のハードウェア をシステム毎にその都度、改造していたのではシ ステム構築コストが高くなってしまう。

本発明は上記の事情に鑑み、自動初期化手段を、 持っていない通常のパソコンなどを自動的に初期

化することができ、これによってシステムへの根 み込みを容易にすることができるイニシャライズ 装置を提供することを目的としている。

[発明の構成]

(課題を解決するための手段)

上記の目的を達成するために本発明によるイニシャライズ接続は、イニシャライズ対象を信号を受信していることを示す信号を受信をいる。とき前記イニシャライズ対象を通信してのイニシャライズ対象を通信してのイニシャライズ対象を通信している。

(作用)

上記の構成において、受信部によって前記信号が受信されなくなれば、電影制御部によって前記イニシャライズ対象機器の電源が一時的に遮断され、この後通電されて前記イニシャライズ対象機器がイニシャライズされる。

に行われ、またウォッチドッグタイマ信号発生処理は前記パソコン 1 が正常に動作している限り所定時間以内の扱り返し周期で常時行われる。

そして、前記パソコン1が最走したときやソフト的に初期化する必要が生じたときなどのように, 正常な処理が行われなくなり、これに対応してウェッチドッグタイマ信号発生処理が行われなくな

(实施例)

第1図は本発明によるイニシャライズ装置の 一実施例を用いたパソコンシステムの一例を示す ブロック図である。

この図に示すパソコンシステムは、通常市販されているパソコン1と、このパソコン1に電源を供給する無停電電源装置2とを備えており、パソコン1を動作させて連続的な処理、例えばプラントなどの監視処理などを行なう。

パソコン1は電板が投入されたときに同路各部をリセットするリセット回路を備えた、いわゆる 画常市版されているパソコンであり、システムの 処理に必要なアプリケーションプログラムなどを 実行してブラントの監視処理などを行なう。また、 このアプリケーションプログラムや O S (Operating system)などに記述された監視信号発生処理、 ウォッチドッグタイマ信号Wを発 生する。

この場合、監視信号発生処理はリセット時など

ってウォッチドッグタイマ信号Wの出力が停止したときには、正常異常判定部4がこれを検知して一時断信号でを発生し電源開閉部5から出力されている電源MPを一時的に適断させる。

これにより、パソコン1のリセット回路が動作 してこのパソコン1の回路各部が初期化される。

このようにこの実施例においては、パソコン1が暴走したときなどに、これを検知してこのパソコン1の電源MPを一時的に遮断し、これを初期化するようにしているので、通常のパソコンなどを自動的に初期化することができ、これによってシステムへの組み込みを容易にすることができる。

また上述した実施機においては、無停電電源装置2内に受信部3と、正常異常判定部4と、電源開閉部5を組み込むようにしているが、第2図に示す如く無停電電源装置2aから前記受信部3~電線開閉部5を独立させ、これをイニシャライズ装置6として使用するようにしても良い。

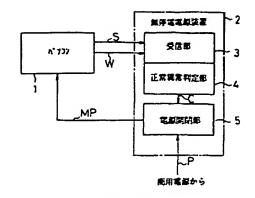
このようにしても、上述した実施例と同様な効果を得ることができる。

〔発明の効果〕

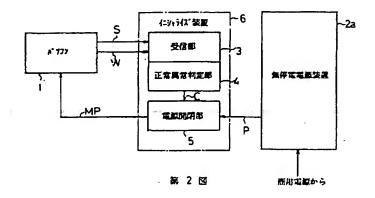
以上説明したように本発明によれば、自動初期 化する手段を持っていない通常のパソコンなどを 自動的に初期化することができ、これによってシ ステムへの組み込みを容易にすることができる。 4. 図面の簡単な説明

第1図は本発明によるイニシャライズ装置の一 実施例を用いたパソコンシステムの一例を示すブロック図、第2図は本発明によるイニシャライズ 装置の他の実施例を用いたパソコンシステムの一 例を示すブロック図である。

- 1 … イニシャライズ対象機器 (パソコン)
- 3 … 受信部
- 4 … 電源制御部 (正常異常判定部)
- 5 … 電源開閉部



第 1 図



THIS PAGE BLANK USPOI